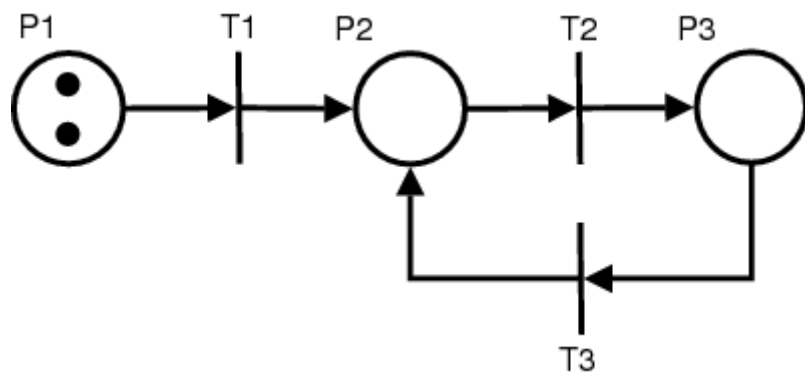


Réseau de Petri



Sommaire

Introduction.....	4
Modéliser des programmes concurrents	4
Modéliser pour vérifier.....	4
Modéliser : Utiliser un formalisme de description	4
Pourquoi pas des automates ?	4
Réseaux de Petri : présentation	5
Places et transitions.....	5
Franchissement dans un RdP (1)	5
Parallélisme	6
Contraintes sur les systèmes modélisés.....	6
Chercher et corriger l'erreur	6
Modèle de spécifications de base	6
Lancement parallèle et terminaison synchronisée	6
Synchronisation par signal.....	6
Exclusion mutuelle.....	7
Lecteur – écrivains.....	7
Tampon borné	7
Exemple : Client – serveur	7
Exemple : Client – serveur / Asynchrone.....	8
Automate du modèle Client-Serveur.....	8
Graphe de couverture	9
Modéliser un Client – Serveur / Synchrone.....	10
Modéliser une perte de messages	10
Modéliser un accès à une ressource critique	11
Trains sur section circulaire	11
Modéliser une pile de thread.	12
Algorithme de Peterson.....	12
Avant transition	13
Après transition	13
Mains	13
Vecteur caractéristique	13
Equation caractéristique.....	14
Séquence infinie	14
Pseudo vivacité	14
Quasi-vivant.....	14
Vivacité	14

Marquage d'accueil	14
Propriétés	14
Verrou.....	15
Trappe.....	15
Exercice.....	16
Exercice.....	16
Le problème des philosophes	16
Réduction 1 : Place substituable (Pi)	18
Réduction 2 : Place implicite (Pi)	18
Réduction 3 : Transition neutre.....	19
Successeur : « ++ »	19
Diffusion / Synchro	20

Introduction

- Programme = Code + exécution
 - Architecture statique + comportement dynamique
- Tendance : multi-processeurs, multi-cœurs, clusters, par à pait
 - Programmes concurrents (parallèles) et **répartis**
 - Complexité de la conception
 - Mauvaise conception = inter-blocages, famines, etc.

Modéliser des programmes concurrents

Comment modéliser cette politique d'accès ? Avec un diagramme de classes ?

Modéliser pour vérifier

Propriétés attendues du modèle

ex : équité, vivacité

Les propriétés sont elles vérifiées ?

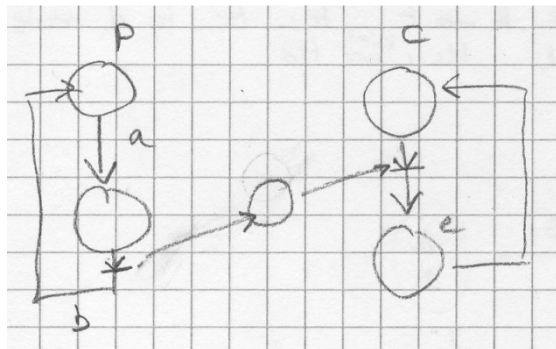
Génération du code correspondant au modèle.

Modéliser : Utiliser un formalisme de description

- Il existe plusieurs formalisme de description du comportement d'un programme

Pourquoi pas des automates ?

- Comment gérer le parallélisme avec les automates ? L'état d'une ressource (ex : un buffer) ?
- On pourrait représenter tous les états du processus de chaque processus par un automate différent, idem pour une ressource (donc bornée)
 - Ensuite on synchronise les automates
- L'automate ne peut que représenter l'état global du système : on ne peut pas modéliser des composants autonomes que l'on connecterait **simplement**
 - ex : un modèle avec **5 clients** et **2 serveurs** connectés de manière asynchrone : **111 états / 305 arcs**



On aimerait des conditions pour avancer dans le processus

Y a-t-il un problème avec ça ?

Plutôt qu'avoir des conditions vrai/faux, on va passer au entier (réseau de Pétri).

Réseaux de Petri : présentation

- Graphe orienté biparti
- Places : représentées par un cercle
- Transitions : représentées par un rectangle
- Les places contiennent des jetons
 - On parle de marquages d'une place
- Les arcs portent des **valuations**
 - Ils ne peuvent pas relier deux sommets du même type.

Places et transitions

$\langle P, T, \text{Pré}, \text{Post} \rangle$

P : ensemble de places

T : ensemble de transitions

$\text{Pré} : P \times T \rightarrow \mathbb{N}$

$\text{Post} : P \times T \rightarrow \mathbb{N}$

$\langle R, M_0 \rangle$

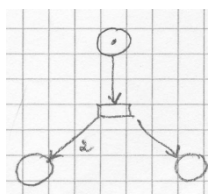
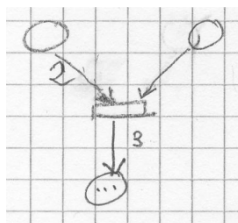
M_0 : marquage initial

Places :

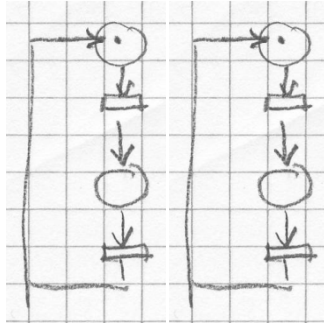
- Les états locaux d'un processus
- Une ressource partagée par plusieurs processus

Franchissement dans un RdP (1)

- Une transition t est franchissable si pour toute place P_i telle qu'il existe un arc entrant $\langle P_i, t \rangle$ on a
- Les arcs entrants consomment des jetons. Chaque place P_i telle qu'il existe un arc $\langle P_i, t \rangle$ voit son marquage diminuer
- Les arcs sortants « produisent » des jetons. Chaque place P_j telle qu'il existe un arc $\langle t, P_j \rangle$ voit son marquage augmenter



Parallélisme



Contraintes sur les systèmes modélisés

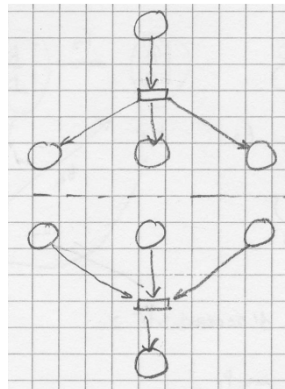
- Le système modélisé doit vérifier certaines hypothèses
 - Il existe une notion d'**état global**
 - Il existe des règles permettant de passer d'un état global à un autre (état suivant)
 - Les franchissements entre états doivent être **indivisibles**

Chercher et corriger l'erreur

Modèle de spécifications de base

- Beaucoup de motifs se répètent dans la modélisation
 - Lancement parallèle et terminaison synchronisée
 - Synchronisation par signal
- Etc.

Lancement parallèle et terminaison synchronisée

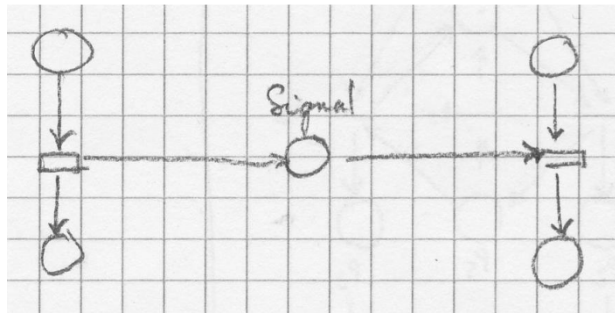


Tous les processus sont créés en même temps. C'est seulement dans un point de vue de haut niveau, qu'on peut tirer un seul évènement à la fois. Il faut attendre que tous les processus soient présents pour qu'on puisse passer à l'étape suivant.

Dans le 2^e cas, il faut les 3 jetons pour en produire un seul.

Il faut penser en termes de « fork », « join ».

Synchronisation par signal



La version asynchrone parce qu'il faut représenter les états intermédiaires.

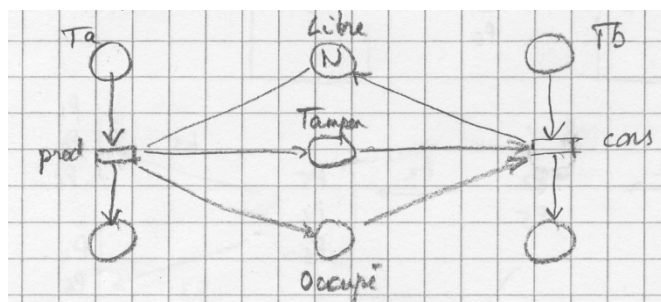
Exclusion mutuelle

Lecteur – écrivains

Le lecteur va autoriser n lectures simultanées.

A chaque fois que l'écrivain a fini d'écrire, il va donner n autorisations.

Tampon borné



On a un thread A qui va produire, et un thread B qui va consommer.

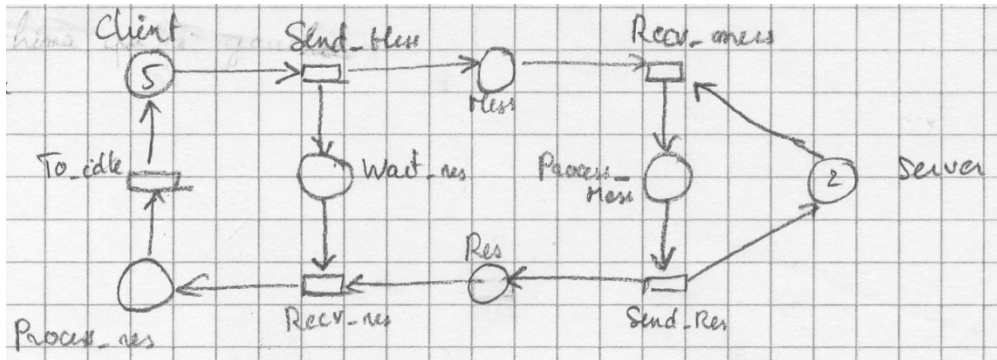
La place libre, représente le nombre de place libre dans mon tampon.

On produit une place dans le buffer, une donnée dans la ressource.

Exemple : Client – serveur

- N Clients, M serveurs
- Communiquent par messages
 - Asynchrone
- Le client
 - Envoie une requête au serveur
 - Attend la réponse (il peut procéder à d'autres etc.)

Exemple : Client – serveur / Asynchrone



Peut-on avoir la famine, des processus en famine, cad qu'ils n'ont pas de ressources ?

Le problème c'est que ce n'est absolument pas FIFO, il n'y a pas de jetons.

On a que des entiers là-dedans, pour les taguer, ça sera difficile.

On n'a pas d'interblocages, mais on peut avoir des processus qui finalement ne feront jamais rien.

Ici on a un problème de famine.

Asynchrone : veut dire qu'on n'a pas de notion de temps. On attend pas le résultat, on ne sait pas combien de temps, ça va prendre.

Automate du modèle Client-Serveur...

Graphe d'accessibilité d'un réseau $\langle R, M_0 \rangle \rightarrow \langle \theta, \Delta, \lambda, q_0 \rangle$

θ : l'ensemble des marquages accessibles depuis M_0 .

Δ : ensemble des arcs reliant 2 marquages accessibles

λ : étiquette les arcs par le nom de la transition de R qui a été franchie ($q_0 = M_0$)

Une séquence de franchissement de H_0 à H_k est $t_0 \rightarrow t_1 \rightarrow \dots \rightarrow t_k$ si il existe des marquages $M_1, \dots, M_{k-1}$ venant $H_0 \xrightarrow{t_0} M_1 \xrightarrow{t_1} M_2 \dots \xrightarrow{t_{k-1}} M_k$

$t \in T$ est franchissable à partir de M ssi

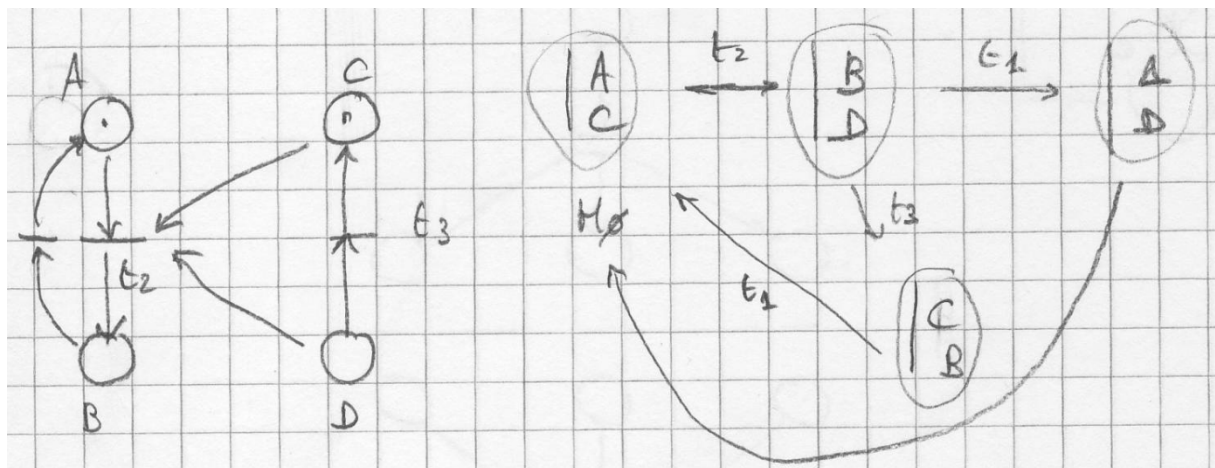
$$\forall p \in P, M(p) \geq \text{Pré}(p, t)$$

$$\forall p \in P, M'(p) = M(p) - \text{Pré}(p, t) + \text{Post}(p, t)$$

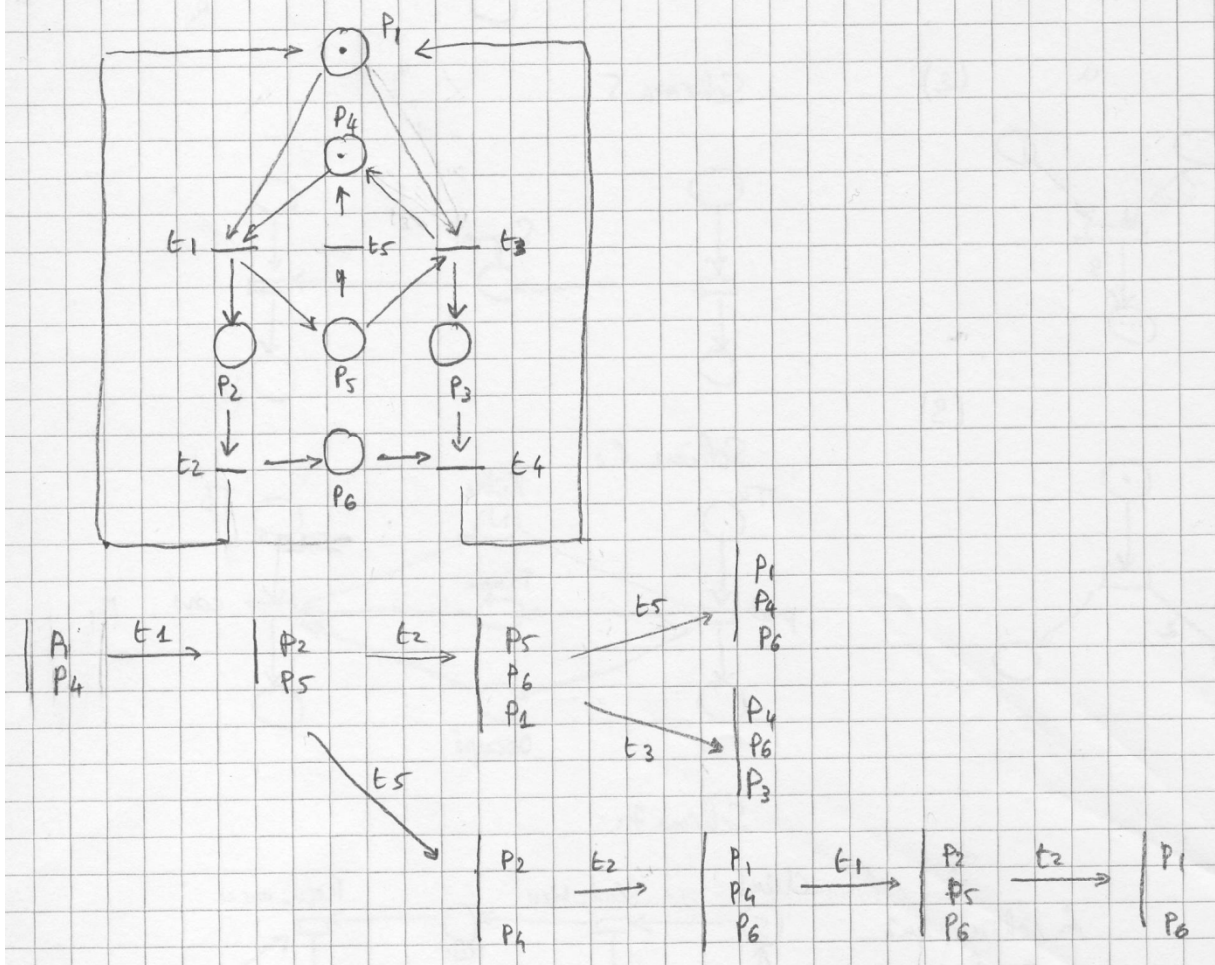
BFS :

```

Set <- Q0
New <- Q0
tant que New ≠ 0
  New \ {x}
  pour tout s succ(x)
    if s ∉ Set
      Set U {s}
      New
    
```



Calculer le graphe d'accessibilité :

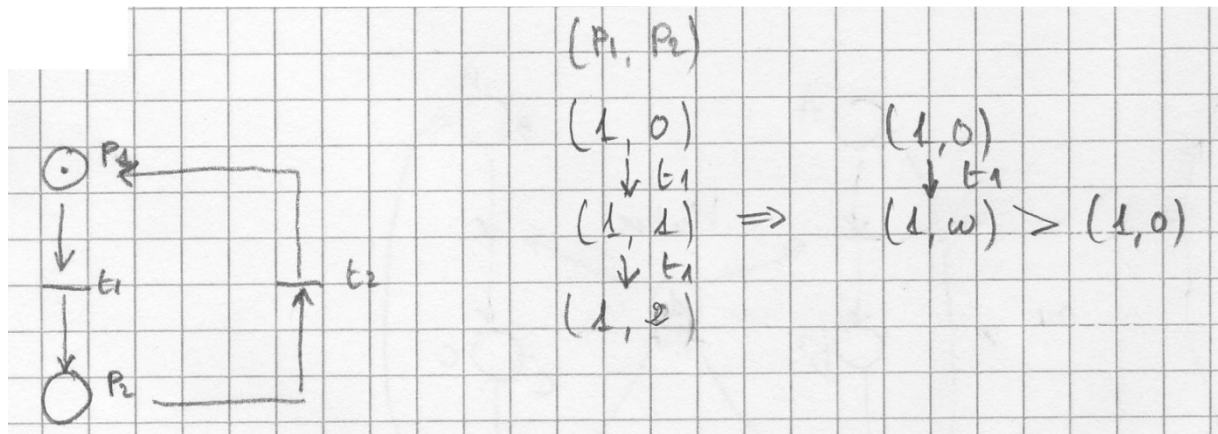


Graphe de couverture

Définition :

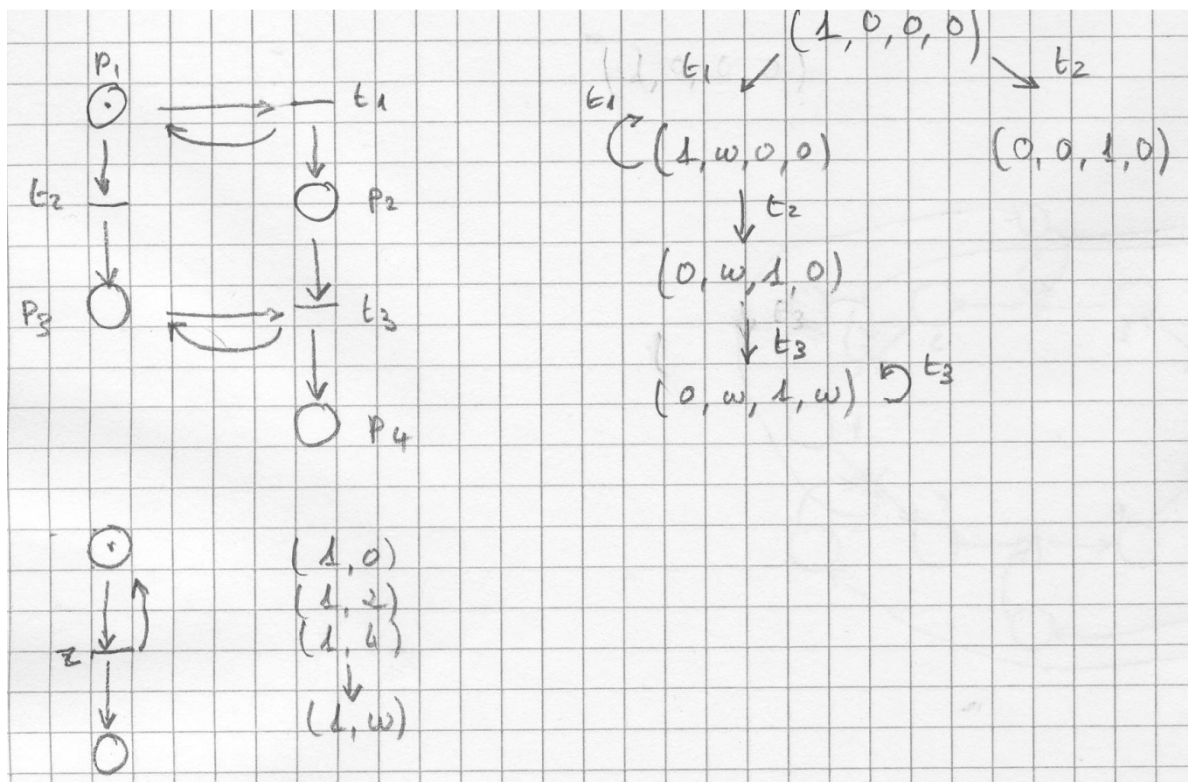
Pour un réseau $\langle R, M_0 \rangle$ on a $\langle \theta, \Delta, \lambda, q_0 \rangle$

Q un ensemble de marquages sur $\mathbb{N} \cup \{w\}$ avec $\forall k \neq 0, \omega + k = \omega, \omega - b = \omega, \omega > k$

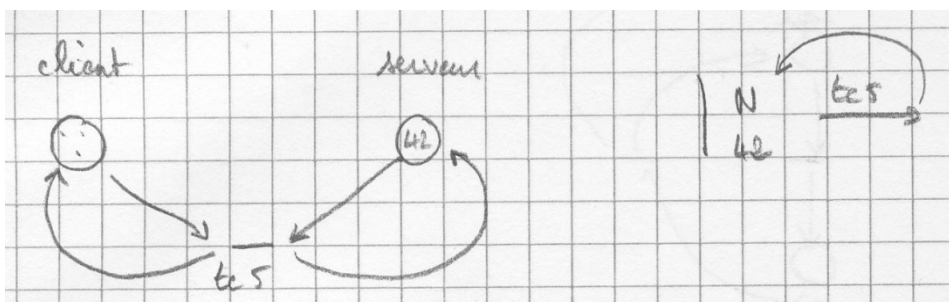


On aura des soucis d'accessibilité.

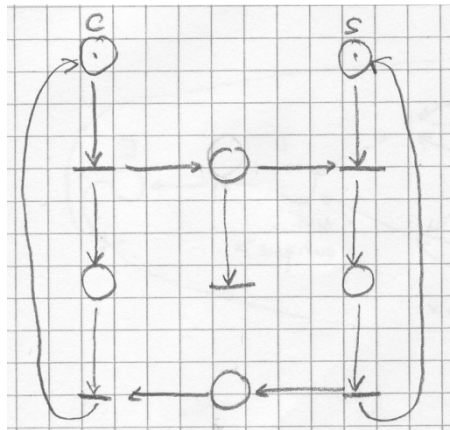
Le w pourra couvrir des cas qui ne sont pas accessible.



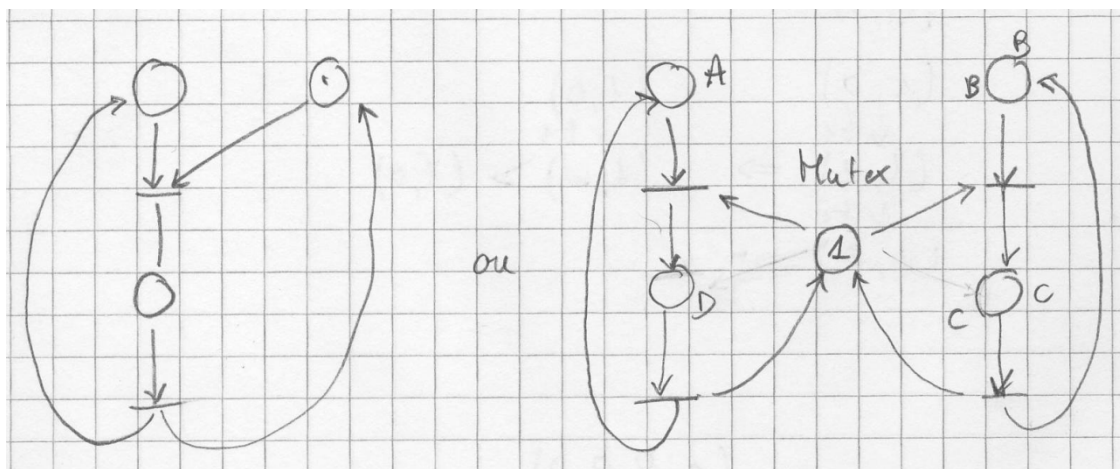
Modéliser un Client - Serveur / Synchrone



Modéliser une perte de messages

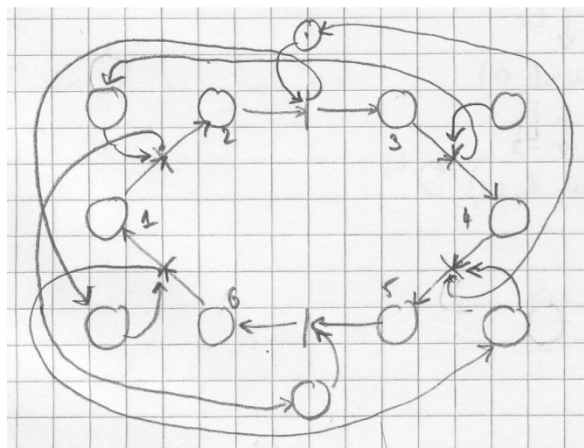


Modéliser un accès à une ressource critique



Trains sur section circulaire

- Soit un rail circulaire de 6 sections
 - 2 trains qui circulent dans le même sens.
- Initialement :
 - Train 1 sur section 1
 - Train 2 sur section 3
- Un train ne peut rentrer dans une section si
 - Ni cette section n
 - Ni la section $n + 1$ n'a de train



Se dire qu'on a là des sections critiques avec un mutex.

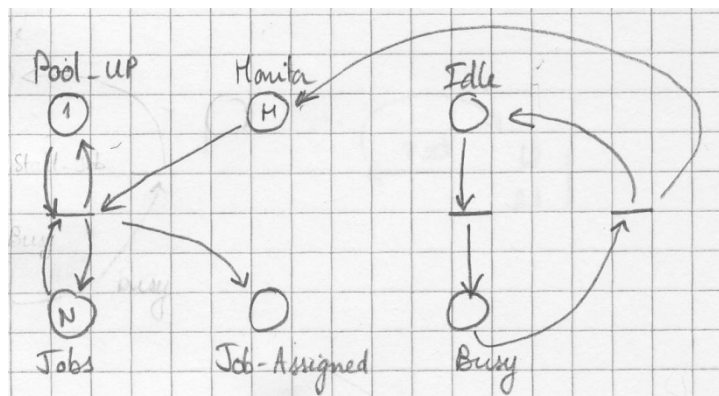
Modéliser une pile de thread.

On a des threads qui prennent des jobs.

S'assurer qu'on a un contrôleur de thread.

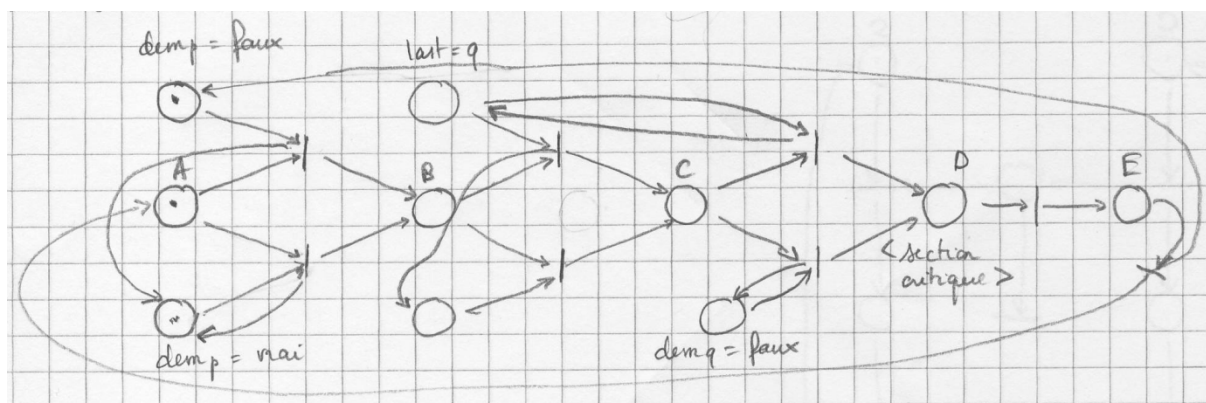
Le thread n'a que 2 états :

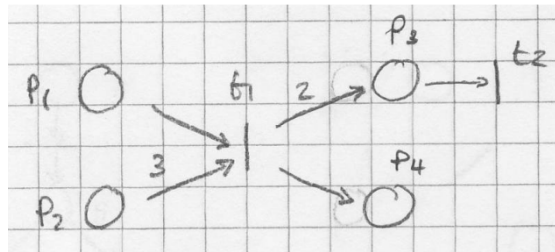
- Il ne fait rien
- Il travaille



Algorithme de Peterson

- dem_p
- $last = p$
- Attendre ($last == q \vee dem_q == faux$)
- $\langle$ Section critique $\rangle$
- $dem_p = faux ; goto A$





Avant transition

Pré :

	t1	t2
P1	1	0
P2	3	0
P3	0	1
P4	0	0

Après transition

Post :

	t1	t2
P1	0	0
P2	0	0
P3	2	0
P4	1	0

Mains

Post-Pré :

Matrice d'incidence :

	t1	t2
P1	-1	0
P2	-3	0
P3	2	-1
P4	1	0

Matrice d'incidence $C = \text{Post} - \text{Pré}$

$$M \xrightarrow{t} M'$$

$$M'(f) = M(f) + \text{Post}(f, t) - \text{Pré}(p, t) = M(f) + C(f, t)$$

Vecteur caractéristique

On sait $s : t_a t_b$ une séquence de franchissement

$$\underline{s} : T \rightarrow \mathbb{N}$$

$$\underline{s} \begin{bmatrix} ta & tb & tc \\ x & y & z \end{bmatrix}$$

Equation caractéristique

$$M \xrightarrow{s} M' \rightarrow M' = M + C.s$$

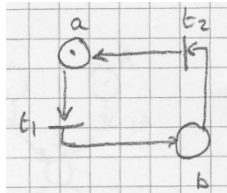
Séquence infinie

$\langle R, M_0 \rangle$ admet une séquence infinie s où s est un mot infini sur T , ssi pour s' préfixe fini de s .

s' est une séquence de franchissement

Si $s = t_1.t_2 \dots t_m \dots$ alors $\forall i$, si $s_i = t_1 \dots t_i$ on a $M_0 \xrightarrow{s_i}$

Exemple :



Pseudo vivacité

$\langle R, M_0 \rangle$ est pseudo vivant si pour $\forall M \in GMA(R, M_0)$ (graphe accessibilité), il existe un trans t tq :

$$M \xrightarrow{t}$$

(Franchir au moins un état, jamais bloqué)

Quasi-vivant

$\langle R, M_0 \rangle$ est quasi-vivant si pour toute transition t , il existe $M \in GMA(R, M_0)$ tq :

$$M \xrightarrow{t}$$

(« Pas de code mort »)

Vivacité

$\langle R, M_0 \rangle$ est quasi-vivant si pour tout $M \in GMA(R, M_0)$, $\langle R, M \rangle$ est quasi-vivant

(Pour tout les marquages, on regarde le réseau à partir du marquage)

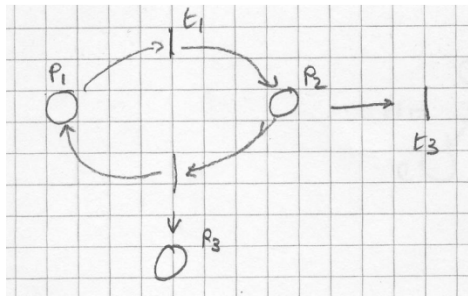
Marquage d'accueil

$\langle R, M_0 \rangle$ admet un marquage d'accueil M_a si $\forall M \in GMA(R, M_0)$ il existe une séquence s tel que $M \xrightarrow{s} M_a$

Propriétés

- Si $\langle R, M_0 \rangle$ est pseudo-vivant $\rightarrow \langle R, M_0 \rangle$ admet une séquence infinie
- Si $\langle R, M_0 \rangle$ est vivant $\rightarrow \{\text{quasi, pseudo-vivant}\}$
- Si $\langle R, M_0 \rangle$ est quasi-vivant et admet M_0 comme marquage d'accueil : vivant
- ${}^\circ P$: toutes transitions en entrée de P
- P° : toutes transitions en sortie de P
- ${}^\circ T$
- T°

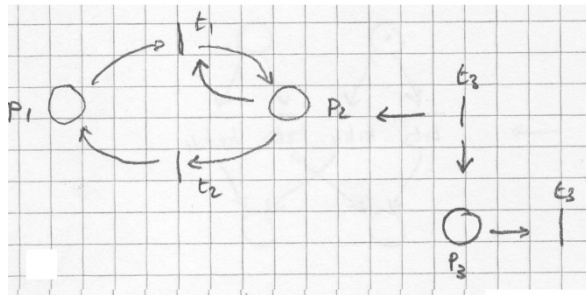
Verrou



Ensemble de place tel que :

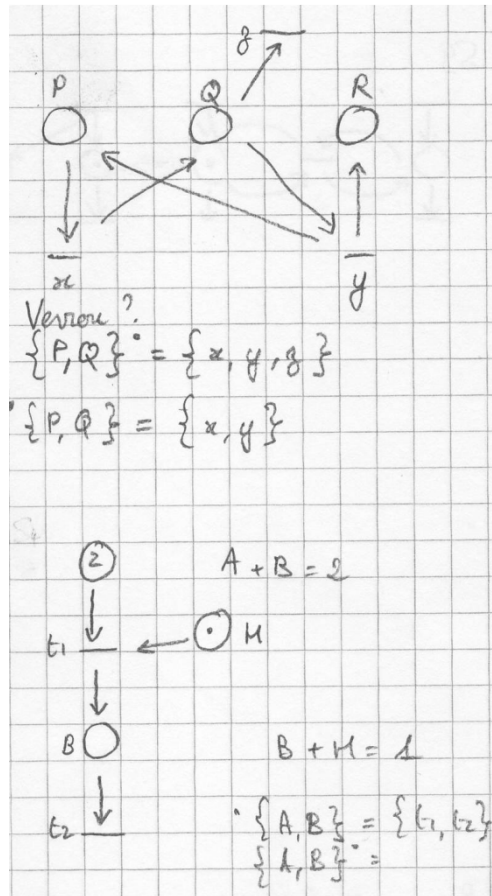
- ${}^{\circ}V \leq V^{\circ}$
- ${}^{\circ}\{P1, P2, P3\} = \{t1, t2\}$
- $\{P1, P2, P3\}^{\circ} = \{t1, t2, t3\}$
- $\langle R, M0 \rangle$ vivant s'il ne contient pas de verrou

Trappe



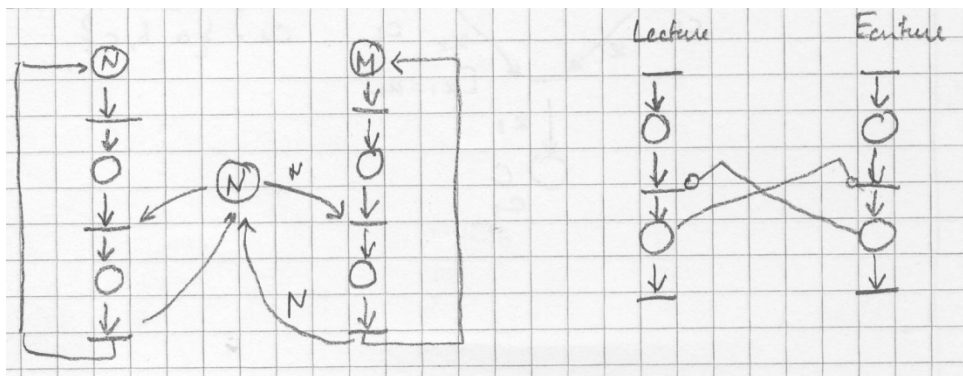
- $S^{\circ} \leq {}^{\circ}S$
- $\{P1, P2\}^{\circ} = \{t1, t2\}$
- ${}^{\circ}\{P1, P2\} = \{t1, t2, t3\}$

Exercice



- Les flots = invariants. On dit réseau de Petri safe.
- Flots : négatifs

Exercice



Arc inhibiteur : est ce que la place est libre

Comment faire pour savoir que je n'ai aucune lecture en cours, comment le tester ?

Le problème des philosophes

Le problème des philosophes et des spaghettis est un problème classique en informatique système. Il concerne l'ordonnancement des processus et l'allocation des ressources à ces derniers. Ce problème a été énoncé par Edsger Dijkstra[1].

La situation est la suivante :

- cinq philosophes (initialement mais il peut y en avoir beaucoup plus) se trouvent autour d'une table ;
- chacun des philosophes a devant lui un plat de spaghetti ;
- à gauche de chaque assiette se trouve une fourchette.

Un philosophe n'a que trois états possibles :

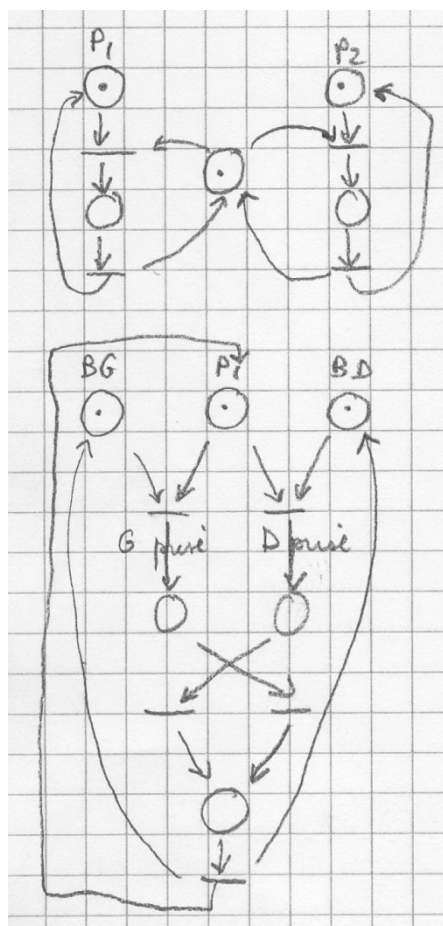
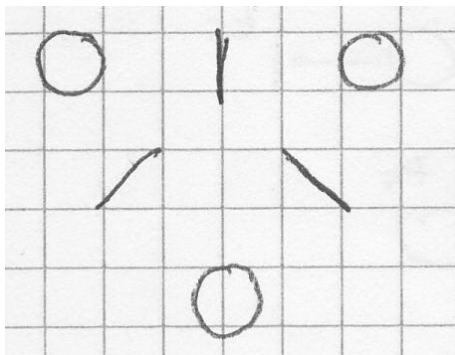
- penser pendant un temps indéterminé ;
- être affamé (pendant un temps déterminé et fini sinon il y a famine) ;
- manger pendant un temps déterminé et fini.

Des contraintes extérieures s'imposent à cette situation :

- quand un philosophe a faim, il va se mettre dans l'état « affamé » et attendre que les fourchettes soient libres ;
- pour manger, un philosophe a besoin de deux fourchettes : celle qui se trouve à gauche de sa propre assiette, et celle qui se trouve à gauche de celle de son voisin de droite (c'est-à-dire les deux fourchettes qui entourent sa propre assiette) ;
- si un philosophe n'arrive pas à s'emparer d'une fourchette, il reste affamé pendant un temps déterminé, en attendant de renouveler sa tentative.

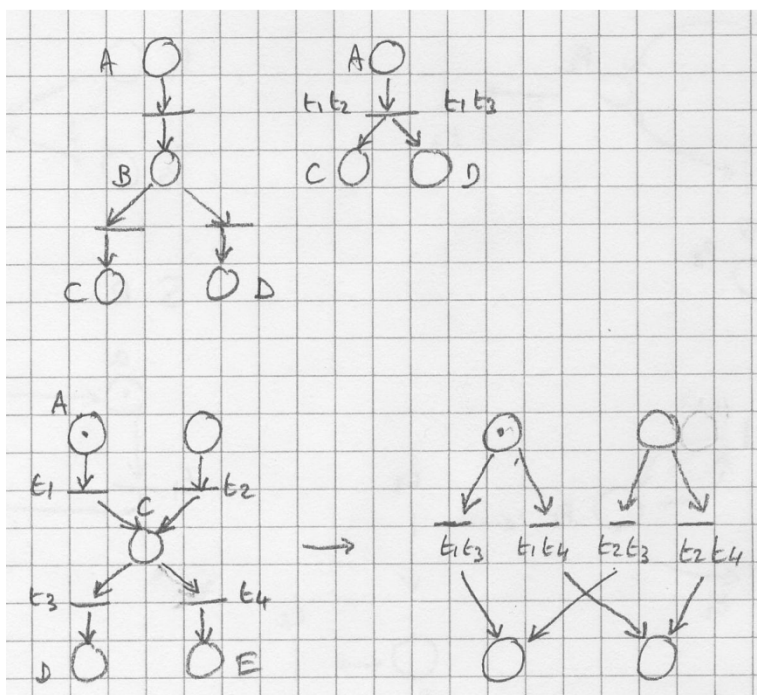
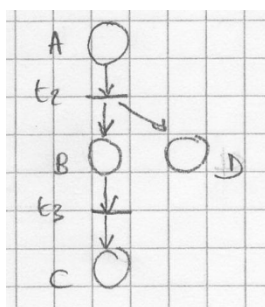
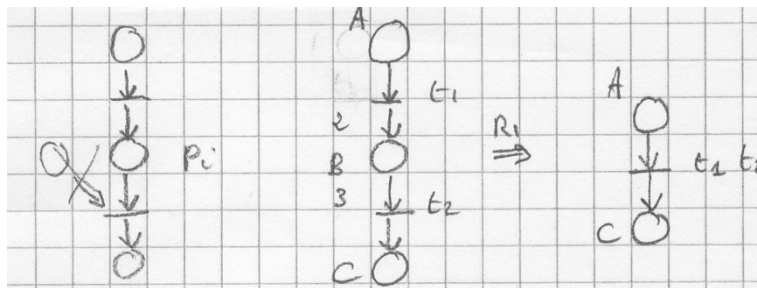
Le problème consiste à trouver un ordonnancement des philosophes tel qu'ils puissent tous manger, chacun à leur tour. Cet ordre est imposé par la solution que l'on considère comme celle de Dijkstra avec sémaphores ou Courtois avec des compteurs.

Source Wikipédia



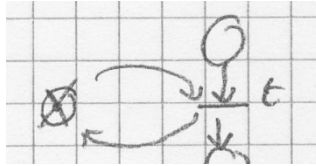
Réduction 1 : Place substituable (Pi)

1. $\forall T_j \in P_i^\circ; {}^\circ T_j = \{P_i\}$
2. $P_i^\circ \cap {}^\circ P_i = \emptyset$
3. $\exists T_j \in P_i^\circ; T_j \neq \emptyset$



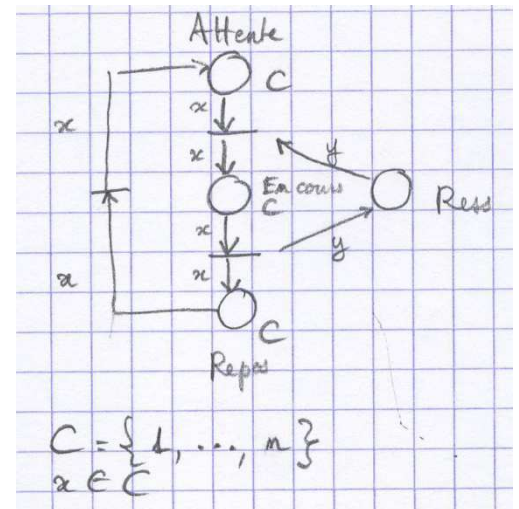
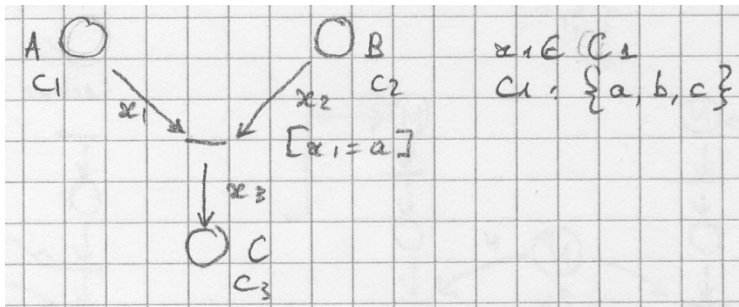
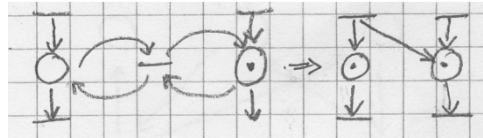
Réduction 2 : Place implicite (Pi)

1. $\forall T_j \in P_i^\circ ; \forall P_b \in {}^\circ T_j \{P_i\}$
 $M(P_b) \geq Pre(P_k, T_j) \Rightarrow M(P_i) \geq Pre(P_i, T_j)$
2. Son marquage se déduit par : $M(P_i) = \sum_{k \neq i} \alpha_k M(P_k) + \beta$

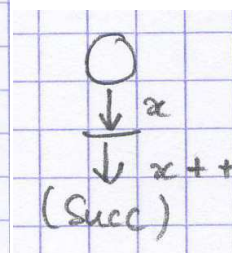
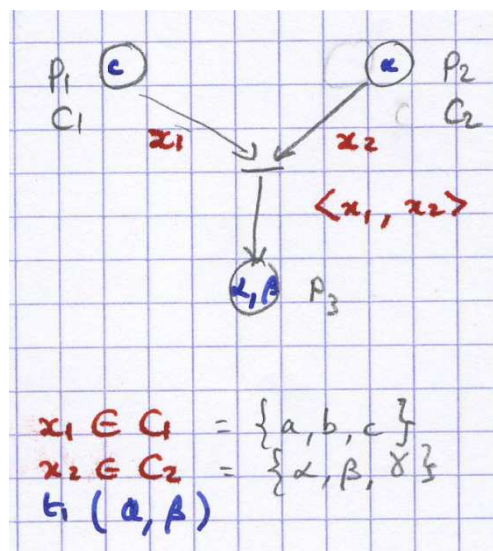


Réduction 3 : Transition neutre

$${}^{\circ}T_i = T_i^{\circ}$$



Successeur : « ++ »



Diffusion / Synchro

